



Logické IO standartní

Logické integrované obvody řady 74LS...

Technické parametry

Napájecí napětí	5V
Rozsah prac. teplot	0°C .. +70°C

Obj.č	TYP	Min.ks	Cena	Popis
1500609	74LS00	25	7,17	čtyřnásobné 2vst NAND hradlo DIP14
1500611	74LS02	25	7,30	čtyřnásobné 2vst NOR hradlo DIP14
1500612	74LS03	25	12,30	čtyřnásobné 2vst NAND hradlo DIP14
1500613	74LS04	25	7,17	Hex převodník DIP14
1500614	74LS05	25	7,17	Hex převodník DIP14
1500615	74LS06	25	11,27	Hex převodník DIP14
1500616	74LS07	25	11,27	Hex převodník DIP14
1500617	74LS08	25	7,17	čtyřnásobné 2vst AND hradlo DIP14
1500619	74LS10	25	8,80	Trip 3vst NAND hradlo DIP14
1500623	74LS14	25	7,17	Hex spínač DIP14
1500625	74LS20	25	12,30	dvojitě 4vst NAND hradlo DIP14
1500626	74LS21	25	6,90	dvojitě 4vst AND hradlo DIP14
1500629	74LS30	25	6,15	8vst NAND hradlo DIP14
1500630	74LS32	25	6,67	čtyřnásobné 2vst OR hradlo DIP14
1500631	74LS37	25	14,57	čtyřnásobné 2vst NAND Buffer DIP14
1500632	74LS38	25	11,45	čtyřnásobné 2vst NAND Buffer DIP14
1500634	74LS42	25	31,74	BCD na Dec. dekodér DIP16
1500635	74LS47	25	24,54	BCD na 7-seg Dec ovladač DIP16
1500640	74LS73	25	27,56	dvojitý JK klopný obvod DIP14
1500641	74LS74	25	6,67	dvojitý D klopný obvod DIP14
1500645	74LS85	25	18,19	4Bit amplitudový komparátor DIP16
1500646	74LS86	25	7,62	čtyřnásobné Excl OR hradlo DIP14
1500647	74LS90	25	34,34	Dec. dělička 12 + bin. čítač DIP14
1500649	74LS93	25	34,34	4bitový binární čítač DIP14
1500727	74LS377	20	4,45	osminásobný D-KLO+Enab DIP20
1500731	74LS393	25	15,59	dvojitý 4Bit binární čítač DIP14
1500734	74LS541	20	15,34	Neinvert. budič sběrnice DIP20
1500743	74LS688	20	37,39	8Bit komparátor DIP20



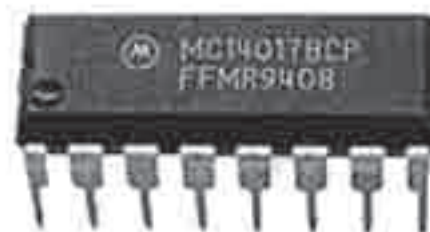
Obj.č	TYP	Min.ks	Cena	Popis
1500655	74LS122	25	13,32	Retrigger 1 Shots DIP14
1500656	74LS123	25	9,17	Dual Retrigger 1Shots DIP16
1500657	74LS125	25	9,20	Třístavový čtyřnásobný buffer DIP14
1500659	74LS132	25	9,87	čtyřnásobný Schmittův spínač DIP14
1500662	74LS138	25	9,20	Expand Decod Demultiplex DIP16
1500663	74LS139	25	9,65	2x 2 na 4 dekodér/demux DIP16
1500664	74LS145	25	13,79	BCD na Dec ovladač dekodéru DIP16
1500665	74LS151	25	11,45	8 kanálový multiplexer DIP16
1500667	74LS155	25	19,32	dvojitý 2na4 demultiplex. DIP16
1500668	74LS156	25	11,60	dvojitý 2na4 demultiplex. DIP16
1500672	74LS161	25	11,70	Synchr. 4bit čítač DIP16
1500674	74LS163	25	7,57	Synchr. 4bit čítač DIP16
1500675	74LS164	25	8,85	Posuvný reg. 8bit par. výstup DIP16
1500676	74LS165	25	9,37	8b par.vst/ser.výst pos. reg. DIP16
1500677	74LS166	25	18,14	8b par.vst/ser.výst pos. reg.DIP16
1500688	74LS193	25	14,04	Syn.4b Up/Do. bin. čítač DIP16
1500693	74LS221	25	16,12	dvojitý monostab. multivib. DIP16
1500694	74LS240	20	10,92	Třístavový osminásobný Buffer DIP20
1500698	74LS244	20	11,25	Třístavový osminásobný Buffer DIP20
1500699	74LS245	20	11,47	osminásobný Bus Transc/N-Nv DIP20
1500700	74LS247	25	24,52	BCD na 7-seg dekodér DIP16
1500705	74LS257	25	11,45	Tříst.kv. 2vst slc/mtpx DIP16
1500710	74LS273	20	11,25	osminásobný D-KLO clear DIP20
1500724	74LS373	20	10,45	osminásobná závora DIP20
1500725	74LS374	20	10,22	osminásobný D KLO DIP20

Logické integrované obvody CMOS řady 4000..

Technické parametry

Napájecí napětí	3V .. 15V
Rozsah prac. teplot	0°C .. +70°C

Obj.č	TYP	Min.ks	Cena	Popis
1500765	4001	25	2,87	čtyřnásobné 2vst NOR hradlo DIP14
1500766	4002	25	2,77	dvojitě 4vst NOR hradlo DIP14
1514819	4007	25	2,87	Dual Compl Pair + Invert DIP14
1500772	4011	25	2,95	čtyřnásobné 2vst NAND hradlo DIP14
1500773	4012	25	3,22	dvojitě 4vst NAND hradlo DIP14
1500774	4013	25	2,95	dvojitý D klopný obvod DIP14
1500776	4015	25	3,85	dvojitý 4bit statický registr DIP16
1500777	4016	25	3,10	čtyřnásobný Bilat spínač DIP14
1500778	4017	25	3,87	Dec Count Drive Decout DIP16
1500781	4020	25	3,80	14stavový bin. vlnový čítač DIP16
1500782	4021	25	3,80	8stavový posuvný registr DIP16
1500783	4022	25	4,35	4 bitový Johnsonův čítač
1500784	4023	25	3,07	Trojité 3vst NAND hradlo DIP14
1500785	4024	25	3,40	7stavový bin čítač/dělička DIP14
1500786	4025	25	2,90	Trojité 3vst NOR hradlo DIP14
1507867	4026	25	5,40	Dekadický čítač/dělička DIP16
1500787	4027	25	3,47	dvojitý JK Master/Slave KLO DIP16
1500788	4028	25	3,40	BCD na Deci dekodér DIP16
1500789	4029	25	4,35	Bin/Dec Up/Down čítač DIP16
1500790	4030	25	3,42	čtyřnásobné Excl OR hradlo DIP14
1500794	4040	25	3,82	12bitový binární čítač DIP16
1500796	4042	25	4,10	čtyřnásobný hodinový D blok DIP16
1500797	4043	25	3,75	čtyřnásobný trojstavový NOR blok DIP16
1500798	4044	25	4,22	čtyřnásobný trojstavový NAND blok DIP16
1500799	4046	25	4,85	Micropower PLL DIP16
1500800	4047	25	3,40	L/P Mono/Ast multivib. DIP14
1500802	4049	25	3,12	šestinásobný invertující budič DIP16
1500803	4050	25	3,17	šestinásobný neinvertující budič DIP16
1500804	4051	25	3,52	Anal mpx dem DIP16
1500805	4052	25	3,57	Analog mpx dem DIP16



Obj.č	TYP	Min.ks	Cena	Popis
1500806	4053	25	3,45	Anal mpx dem DIP16
1500807	4060	25	3,60	12stavový čítač DIP16
1507870	4063	25	5,27	4bit amplitudový komparátor DIP16
1500808	4066	25	3,07	čtyřnásobný dvojstranný přepínač DIP14
1507871	4067	15	9,60	1na16 linkový multiplexer DIP24
1500809	4068	25	3,47	8vst NAND hradlo DIP14
1500810	4069	25	2,90	šestinásobný invertující budič DIP14
1500811	4070	25	2,80	čtyřnásobné 2vst EXOR hradlo DIP14
1500812	4071	25	2,85	čtyřnásobné 2vst OR hradlo DIP14
1500813	4072	25	2,82	dvojitě 4vst OR hradlo DIP14
1500814	4073	25	2,97	Trojité 3vst AND hradlo DIP14
1500815	4075	25	2,75	2xBuf troji 3vst OR.DIP14
1500816	4076	25	4,92	3stavový čtyřnásobný D klopný obvod DIP16
1500817	4077	25	2,70	čtyřnásobné ExNOR hradlo DIP14
1500818	4078	25	3,50	8vst NOR hradlo DIP14
1500819	4081	25	2,77	čtyřnásobné 2vst AND hradlo DIP14
1500820	4082	25	3,45	dvojitě 4vst AND hradlo DIP14
1500823	4093	25	2,75	čtyřnásobné 2vst NAND S/T DIP14
1500824	4094	25	3,87	8stavová Shift&stav.ore sběrnice DIP16
1507872	4098	25	3,95	dvojitý monostabil. multivib. DIP16
1500825	4099	25	4,20	8bit adresovací blok DIP16
1517519	40103	25	4,72	Pres. 8Bit Bin Down Counter DIP16
1500869	40106	25	3,02	Hex Schmittův invert. spínač DIP14
1509991	40107	25	3,20	dvojitý 2-vst Nand Buffer DIP8
1500870	40174	25	3,92	Hex D KLO (74C174) DIP16